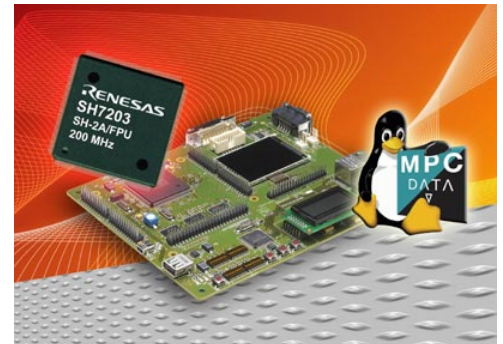


RENESAS SH2A Linux Workshop

SH2A 32-Bit Mikrocontroller mit high-speed MONOS Flash-Technologie, sowie high-speed Interrupt Technologie, Timer für Motorantriebe und universeller Peripherie

- Inhalt:** Die aktuelle SH2A Familie bildet in der Mikrocontrollertechnik mit 100MHz MONOS-Flashtechnologie und bis zu 480MIPS Rechenleistung die Obergrenze des zurzeit technisch machbaren.
Im Rahmen dieses Workshops werden wir Ihnen diese hochmodernen Mikrocontroller vorstellen und bieten Ihnen mit den Übungen die Möglichkeit; die Technik, die Tools und Leistungsfähigkeit auch unter Linux kennenzulernen.
- Zielgruppe:** Embedded Entwickler mit wenig oder keiner Linuxerfahrung, die mit den SH2A-Mikrocontrollern den Einstieg in das Betriebssystem Linux finden wollen.
- Hardware:** Verwendet wird das RSK7203+ Board , daß sich mit TFT-Display, Ethernet, USB Host, USB Function, serieller Schnittstelle, Tastern, LEDs, 4MByte Flash ROM, 16MByte SDRAM und JTAG-Debugger ideal für diese Einführung anbietet.
- Termin:** **29. Oktober 2008**
- Zeit:** **09:00 – ca. 16:00 Uhr (Open End)**
- Ort:** **GLYN GmbH & CO. KG, Am Wörtzgarten 8, 65510 Idstein**
- Agenda:** *Einführung*
- Kurzvorstellung GLYN & Renesas
- Renesas SH2-SH4A Präsentation**
- Vorstellung der SH2-SH4A Familie
 - Funktionen des SH7203
 - µC Linux vs. Standard Linux
 - Entwicklungswerkzeuge
- HandsOn: Toolchain**
- Toolchain und Makefilesystem
 - Kernel verkleinern, Busybox, uClib konfigurieren
 - BSP bauen
 - Der Bootloader U-boot
 - Kernel über Ethernet booten
- HandsOn: Userspace Applikationen**
- Beispielapplikation: Framebufferviewer
 - Standardlinux Applikationen für SH7203 crosscompilieren und starten z.B FTP Server
- Präsentation:**
- Treiberentwicklung unter Linux
- HandsOn: Kernaltreiberentwicklung:**
- GPIO Beispiel aus HEW analysieren
 - Eigenen GPIO Treiber entwickeln
 - Treiber aus der Applikation ansprechen
- Präsentation:**
- Echtzeit Linux am Beispiel Xenomai
- Diskussion / Projektspezifische Fragen der Teilnehmer**



RENESAS SH2A Linux Workshop

SH2A 32-Bit Mikrocontroller mit high-speed MONOS Flash-Technologie, sowie high-speed Interrupt Technologie, Timer für Motorantriebe und universeller Peripherie

- Ziel:** Sie bekommen einen Überblick über die Renesas SH2A Familie. Sie lernen die Core-Architektur-, die Peripherie und die Entwicklungsumgebung kennen. Sie erhalten wichtige Informationen für den Einsatz der SH2A-Plattform mit Linux und werden nach dem Workshop eigenständig Applikationen unter Linux erstellen können.
- Seminarsprache:** Deutsch
- Anforderungen:** C-Kenntnisse
- Schutzgebühr:** EUR 500.00 (zzgl. MwSt.) inkl. RSK7203+Board, JTAG Debugger E10A-Lite, Dokumentation, Getränke und Lunch
- Anmeldung:** FAX an: +49-6126-590134 oder per Email: academy@glyn.de bis 15. Oktober 2008

 weitere Informationen unter www.SH2A.de

Anmeldung

Ja, ich möchte am Renesas SH2A Linux Workshop, 29.10.2008 in Idstein teilnehmen

Vorname / Name: _____

Firma / Abteilung: _____

Strasse, Hausnummer: _____

PLZ / Ort: _____

Tel. / Fax: _____

Email: _____

Ort, Datum und Unterschrift: _____